



מערכות תוכנה להנדסאים - הנדסת אלקטרוניים

הנחיות לנבחנים

- א. משך הבדיקה: ארבע שעות
- ב. מבנה השאלון וMETHODICA: בשאלון 10 שאלות. יש לענות על 5 שאלות בלבד בהתאם לפירוט הבא:
 חלק א' - שאלות 1-4: יש לענות על 2 שאלות בלבד.
 חלק ב' - שאלות 5-10: יש לענות על 3 שאלות בלבד.
 כל השאלות שוות בערך – 20 נקודות.
סה"כ 100 נקודות
- ג. חומר עזר מותר בשימוש:
 1. מחשבון (אין להשתמש במחשב נייד, מחשב כף יד או במחשבון בעל תקשורת חיצונית).
 2. קלסר אחד בלבד עם חומר הרצאות. אין להוציא דפים מהקלסר.
 3. שני ספרי לימוד.
- ד. הוראות מיוחדות:
 1. אם צוין בשאלון הבדיקה שאלות המכילות השלמת טבלה יש לרשום את הטבלה במחברת הבדיקה.
 2. יש לציין את המקור ומספר העמוד במרקם בהם ניתנה תשובה מתוך ספרי הלימוד.
 3. יש להשאיר את העמוד הראשון במחברת הבדיקה ריק. בוגמר הבדיקה יש לרשום בעמוד זה את מספרי השאלות שיבדקו בבקשתך על ידי מעריצי הבדיקה. לא יבדקו תשובה נוספת על הנדרש.
- ה. הוראות כלליות:
 1. יש לקרוא בעיון את כל השאלות.
 2. את התשובות יש לכתוב במחברת בעט בלבד, בכתב יד ברור ונקי. (גם בכח תלויות הערכת הבדיקה).
 3. יש להתחילה כל תשובה בעמוד חדש תוך ציון מספר השאלה והסעיף. אין צורך להעתיק את השאלה או הסעיף.
 4. טיווח תעשה במחברת הבדיקה בלבד. יש לכתוב "טיווח" ולהעביר קו על התשובה כדי שלא תבדק.
 5. יש להציג פתרון מלא ומונפק כולל חישובים כשצרכיך. הצגת תשובה סופית ללא דרך הפתרון לא תזכה לניקוד.
 6. אם להערכתך חסר שאלה נתון, יש לציין זאת בתשובה ולבחר ערך מתאים שיאפשר לך להמשיך בפתרון השאלה. חובה להסביר ולמנქ את הבחירה.

בהצלחה!

חלק א': תוכנה C/C++

יש לענות על 2 שאלות בלבד, מתוך 4 השאלות הבאות (שאלות 4 - 1)

שאלה מס' 1 (20 נקודות) - עניית על שאלה זו? נא לרשום את מספרה בעמוד השער של המחברת, ובאותם בולט!

- א) (5 נקודות) יש לכתוב את הפונקציה swap, המקבלת מערך של מספרים שלמים ו- 2 אינדקסים ומחליפה את הערכים שבאינדקסים אלו.

למשל עבור המערך $\{0,10,20,30,40\} = A$, לאחר הקריאה swap(A,2,4)
המערך יכיל $\{0,10,40,30,20\}$.

- ב) (7 נקודות) יש לכתוב את הפונקציה max, המקבלת מערך של מספרים שלמים ואות גודלו ומוחזירה את **האינדקס** של המספר הגדול ביותר במערך.

- ג) (8 נקודות) כדי למין מערך מספרים בגודל n ניתן להשתמש באלגוריתם הבא:
אם גודל המערך הוא 1 – אז המערך ממויין.

אחרת :

1. מחליפים (swap) בין המספר הגדול ביותר לבין המספר שבסיוף
המערך (באינדקס 1- n)

2. ממיניינים את 1- n המספרים הראשונים באופן רקורסיבי.

יש לכתוב פונקציה המקבלת מערך מספרים ואת גודלו וממיינת את המערך על פי האלגוריתם שהובא קודם. יש להשתמש בפונקציה מסעיף א'.

שאלה מס' 2 (20 נקודות) - ענית על שאלה זו? נא לרשום את מספרה בעמוד השער של המחברת, ובאותן בולט!
נתונה המחלקה Time, המייצגת זמן (שעות, דקות וSECOND).

```
class Time{  
    int hour;//שעה  
    int minute;//דקות  
    int second;//שניות  
  
public:  
    Time(); //בנאים  
    Time (int h, int m, int s);  
    ...  
    int isLater(const Time &time); //משווה את האובייקט עם הזמן המועבר //כפרמטר  
};
```

א) (10 נקודות) יש לכתוב את הפונקציה isLater, המשווה את זמן האובייקט עם הזמן המועבר כפרמטר. אם הפרמטר מאוחר יותר יש להחזיר 1, אם הוא מוקדם יותר יש להחזיר -1, ואם הזמנים שוויים יש להחזיר 0.

לדוגמא : עבור $A=10:30:00$, $B=10:29:30$, הקריאה $A.isLater(B)$ תחזיר 1- כיון שהזמן ש B מיצג מוקדם יותר מהזמן ש A מיצג.

ב) (10 נקודות) יש לכתוב פונקציה מקבלת מערך של זמנים ואת גודל המערך. הפונקציה תחזיר 1 אם המערך מסודר מוקדם למאוחר (ייתכן שיהיו גם זמנים שוויים), ו- 0 אחרת. יש להשתמש בפונקציה מסעיף Ai.

שאלה מס' 3 (20 נקודות) - ענית על שאלה זו? נא לרשום את מספרה בעמוד השער של המחברת, ובאופן בלט!

יש למש את הפונקציות הבאות :

- א) (5 נקודות) פונקציה המקבלת מערך של מספרים שלמים ואת גודלו ומחזירה את המספר הקטן ביותר במערך (ערך מינימום).
- ב) (7 נקודות) פונקציה המקבלת מערך של מספרים שלמים ואת גודלו ומחזירה את המספר הקטן ביותר **שגדל מ- 100** במערך. הפונקציה תתעלם מערכים קטנים או שווים ל 100. אם אין מספרים גדולים מ- 100 במערך, הפונקציה תחזיר 0.
- ג) (8 נקודות) פונקציה המקבלת מערך של מספרים שלמים ואת גודלו, ומספר נוסף. הפונקציה תחזיר את המספר הקרוב ביותר למספר שהתקבל כפרמטר.

לדוגמא : עבור המערך

900	112	50	43	205
-----	-----	----	----	-----

המינימלי הוא 43, המספר המינימלי שגדל מ 100 הוא 112,
ומספר הקרוב ביותר ל 70 הוא 50.

שאלה מס' 4 (20 נקודות) - ענית על שאלה זו? נא לרשום את מספרה בעמוד השער של המחברת, ובאותם בולטים!

א) (7 נקודות) מה ידפיס הקוד הבא?

```
int what1(int k){  
    if(k<=1)  
        return 2;  
    return 2*what1(k-1);  
}  
  
void main(){  
    cout<<"what1(5) = "<<what1(5)<<", "  
    cout<<"what1(3) = "<<what1(3)<<endl;  
}
```

ב) (7 נקודות) מה ידפיס הקוד הבא?

```
int *what2(int *p){  
    return p+1;  
}  
  
void main(){  
    int arr[]={1,2,3,4,5};  
    cout<<*arr<<" "<<*what2(arr)<<" "<<*what2(what2(arr))<<endl;  
}
```

ג) (6 נקודות) מה ידפיס הקוד הבא?

```
int what3(int i){  
    i+=10;  
    return i++;  
}  
  
void main(){  
    int i=10;  
    cout<<i<<" "<<what3(i)<<" "<<i<<endl;  
}
```

חלק ב': VHDL

יש לענות על 3 שאלות בלבד, מתוך 6 השאלות הבאות (שאלות 10 - 5)

שאלה מס' 5 (20 נקודות) - עית על שאלה זו? נא לרשום את מטרתה בעמוד השער של המחברת, וטאוף מולט!

נתונה התוכנית הבאה:

- א) (10 נקודות) יש לציר במדוק את החומרה שתיווצר מהתוכנית הנתונה, הinclusive רישום של כל ה"אקטואלים" וה"פורמליס" מהקוד. נא להזכיר על תרשימים ברורים!

```
library ieee;
use ieee.std_logic_1164.all;
entity dff is
    port (clk, rst: in std_logic;
          d: in std_logic;
          q: out std_logic);
end;

architecture rtl of dff is
begin
    process (rst, clk)
    begin
        if rst='1' then q<= '0';
        elsif clk'event and clk = '1' then
            q<= d;
        end if;
    end process;

end;

library ieee;
use ieee.std_logic_1164.all;
use ieee.std_logic_arith.all;
use ieee.std_logic_unsigned.all;
entity test5A is
    GENERIC (Size: INTEGER:= 4);
    port(d, clk, rst: in std_logic;
          q: out std_logic_vector (Size-1 downto 0));
end;
architecture for_gen of test5A is
    COMPONENT dff
        port(d, clk, rst: in std_logic; q:out std_logic);
    end component;
```

```
SIGNAL qSig: std_logic_vector (Size-1 DOWNTO 0):= (others=>'0') ;
SIGNAL dSig: std_logic_vector (Size-1 DOWNTO 0):= (others=>'0') ;

begin
    dSig(0)<=d;
out_loop: FOR i in 0 to size-1 GENERATE
    boxes: dff port map(d=>dSig(i), clk=>clk, rst=>rst,
q=>qSig(i));
end GENERATE out_loop;
-----
dsig(1)<= qsig(2) WHEN dsig(3)=dsig(2) ELSE qsig(3);
dsig(2)<= qsig(3) XOR qsig(0);
dsig(3)<= qsig(1) WHEN dsig(1)/=dsig(0) ELSE qsig(2);
-----
q<=qSig;
end;
```

ב) (10 נקודות) יש לרשום את סדרת המוצאים של התוכנית במספרים עשרוניים, כאשר ניתן להניח שהמערכת מתחילה לעבוד (לאחר Reset קצר) מ- 0, והכינסה d מקבלת '1' באופן קבוע.

אם סדרה זו מחזורת, רשות את מחזורה. אם איןנה מחזורת, יש לרשום את 16 המצביעים הראשונים בלבד (כולל ה- 0).
בכל מקרה הסבר את טענותיך.

שאלה מס' 6 (20 נקודות) - עניית על שאלה זו? נא לרשום את מספורה בעמוד השער של המחברת, וטאוף מולט!

נתונה התוכנית הבאה, כאשר בכל ה參ים נתון: ".input = "1000". יש להשלים את הטלאות להן וגם לציר את צורות הגלים של הפלט div_by ביחס ל-.count. יש להניח שניתן איפוס קצר לפני הופעת מחזור השעון הראשון.

```
library ieee;
use ieee.STD_LOGIC_1164.all;
use ieee.STD_LOGIC_ARITH.all;
use ieee.STD_LOGIC_UNSIGNED.all;
entity div is
    generic (size: NATURAL:= 4);
    port (clk: in BIT; rst: in BIT;
          input: in std_logic_vector(size-1 downto 0);
          div_by: out std_logic);
end div;
architecture div of div is
    signal count: std_logic_vector(size-1 downto 0);
begin
    process (rst, clk)
    begin
        if rst = '1' then
            count<= input;
            div_by<='0';
        elsif clk'event and clk = '1' then
            if count = 1 then
                count<=input;
                div_by<='0';
            else
                if count < SHR(input,"01")+1 then
                    div_by<='0';
                else
                    div_by<='1';
                end if;
                count<=count-1;
            end if;
        end if;
    end process;
end;
```

א) (10 נקודות) עבור התוכנית לעיל כמו שהוא, יש לצויר טבלה במחברת ע"י רישום ערכו של `div_by` ביחס ל-`count` וגם לצויר את צורות הגלים:

count	div_by

ב) (10 נקודות) משנה את השורה המודגשת בתוכנית, ובמקומה רושמים את השורה הבאה:

```
if count < conv_integer(input)/2 - 1 then
```

מומלץ לרשום לעצמך שורה זו במילים, כדי לוודא שימוש לב לשינויים!
יש לצויר טבלה חדשה במחברת ע"י רישום ערכו של `div_by` ביחס ל-`count` וגם לצויר את צורות הגלים:

count	div_by

הערות:

1. הפונקציה SHR קיימת בספריות המצורפות לתוכנית ומבצעת הזזה ימינה.
2. הפונקציה conv_integer קיימת בספריות המצורפות לתוכנית ומתרגמת מוקטור ל-`integer`. לידעתך, מותר להשתמש בחלוקת ב-2 עבור הסוג `integer`.
3. הרבה טוענים בשאלת זו מאחר והם "שוכחים" שמדובר בדילגמים, בבקשתם לא לשוכח!

שאלה מס' 7 (20 נקודות) - ענית על שאלה זו? נא לרשום את מספרה בעמוד השער של המחברת, ובאופן מולט!

נתנו לך התיאור הבא:

```
library ieee;
use ieee.std_logic_1164.all;
entity sm is
    port (resetN, clk: in std_logic;
          din      : in std_logic_vector(1 downto 0);
          dout     : buffer std_logic);
end sm;

architecture arc_sm of sm is
    type state is (pre, bingo, post);
    signal present_state, next_state: state;
begin
    process (resetN, clk)
    begin
        if resetN = '0' then
            present_state <= pre;
        elsif clk'event and clk = '1' then
            present_state <= next_state;
        end if;
    end process;

    process (present_state, din)
    begin
        dout <= '0';
        case present_state is
            when pre      =>
                if din = "01" then
                    next_state <= bingo;
                else
                    next_state <= pre;
                end if;
            when others =>
        end case;
    end process;
end;
```

```
when bingo =>
    dout <= '1';
    if din = "00" then
        next_state <= pre;
    else
        next_state <= post;
    end if;

when post =>
    if din = "00" then
        next_state <= pre;
    elsif din = "11" then
        next_state <= bingo;
    else
        next_state <= post;
    end if;

when others =>
    next_state <= pre;
end case;
end process;
end arc_sm;
```

א) (4 נקודות) האם המוכנה היא מסוג Moore או Mealy? נמק.

ב) (8 נקודות) רשום דיאגרמת מצבים של המוכנה. הקפד לרשום את כל המעברים (החציים) ממצב למצב ואת התלות שלהם בכניסות ואת מצב היציאה.

ג) (8 נקודות) עליך לכתוב קוד של גנרטור שיבצע למוכנה בדיקה. הגנרטור צריך לבדוק את כל המעברים (החציים) האפשריים ממצב למצב במוכנה. אין צורך לבדוק את התוצאות המוצאות ביציאות של המוכנה.

שאלה מס' 8 (20 נקודות) - ענית על שאלה זו? נא לרשום את מספורה בעמוד השער של המחברת, ובאותם בולט!

נתון הממשק הבא :

```
LIBRARY IEEE;  
USE IEEE.STD_LOGIC_1164.ALL;  
  
ENTITY cnt IS  
PORT(clk, rst: IN STD_LOGIC;  
      vec1, vec2: IN STD_LOGIC_vector(3 downto 0);  
      smaller: OUT STD_LOGIC_vector(3 downto 0));  
END;
```

- א) (10 נקודות) יש לכתוב פרווצדורה **גינריית** (איננה תלולה בגודל הוקטוריים הנכנסים) שתבצע השמה של המילה הקטנה יותר מבין שני הוקטוריים: vec1,vec2 שבתוכנית לעיל. ניתן להשתמש בכל אלגוריתם, נא להסבירו היב (תזכורת: פרווצדורה איננה מחזירה ערך אלא מבצעת השמה).
- ב) (2 נקודות) יש לכתוב 'חבילה' (Package) ולהכניס את הפרווצדורה לתוכה.
- ג) (8 נקודות) כעת, יש לכתוב ארכיטקטורה הקוראת לפרווצדורה ומשתמשת בה. חובה להסביר את המשתנים בהם השתמשת. יש להניח כי בכל מחזור שעון, מגיעות לכינסה 2 מילימס חדשות להשוואה ויש כניסת **rst** לאיפוס.

עליך האחריות לבדוק שכל חלקים מותאימים והכל עובד כמו שצריך. יש להסביר בעברית את אופן פועלות התוכנית והמשתנים בהם השתמשת.

שאלה מס' 9 (20 נקודות) - עניית על שאלה זו? נא לרשום את מספירה בעמוד השער של המחברת, ופואן מולט!

(א) (10 נקודות) יש לצייר את החומרה שתיווצר מתוכנית זו :

```

LIBRARY IEEE;
USE IEEE.STD_LOGIC_1164.ALL;
USE IEEE.STD_LOGIC_ARITH.ALL;
USE IEEE.STD_LOGIC_UNSIGNED.ALL;
ENTITY test09A_What IS
    PORT(clk, rst, inp: IN STD_LOGIC;
          otp: OUT std_logic);
END;
ARCHITECTURE arc OF test09A_What IS
    SIGNAL a, b, c: std_logic;
BEGIN
    otp<= (c AND b) WHEN inp=a ELSE (a XOR b);
    process(clk, rst)
    begin
        if rst= '1' then
            a<= '1'; b<= '1';
        elsif rising_edge(clk) then
            a<=inp AND c; b<= NOT a; c<= b OR a;
        end if;
    end process;
end;

```

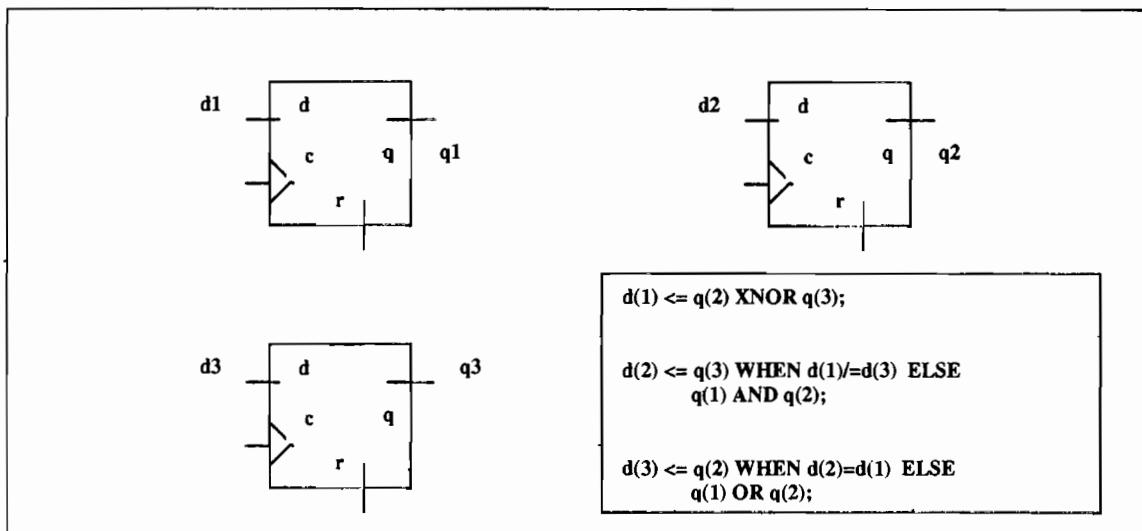
(ב) (10 נקודות) יש לצייר את החומרה שתיווצר מתוכנית זו :

```

LIBRARY IEEE;
USE IEEE.STD_LOGIC_1164.ALL;
USE IEEE.STD_LOGIC_ARITH.ALL;
USE IEEE.STD_LOGIC_UNSIGNED.ALL;
ENTITY test09B_What IS
    PORT(clk, inp1, inp2: IN STD_LOGIC;
          otp: OUT std_logic);
END;
ARCHITECTURE arc OF test09B_What IS
    SIGNAL a, b, c: std_logic;
BEGIN
    process(clk)
    begin
        if rising_edge(clk) then
            if a= b then
                a<= inp2; otp<= b;
            end if;
        end if;
    end process;
    b<= a WHEN inp2 = inp1 ELSE c;
    c<= b WHEN (a = inp1) ELSE inp2;
end;

```

שאלה מס' 10 (20 נקודות) - ענית על שאלה זו? נא לרשום את מספרה בעמוד השער של המחברת, ובאותם בולטים!
בשאלה זו, אסור לכתוב קוד המכיל חיווטים כלשהם.



(20 נקודות) יש לכתוב קוד המכיל תהליך מדורבן שעון אחד (Clocked Process)
עבור הדגלגים, ועוד תהליך ללא שעון עבור הלוגיקה. סך כל הקוד שילך יתאר
במדויק את התרשים לעיל.
והנה המשוואות שוב בהגדלה:

$d(1) \leq q(2) \text{ XNOR } q(3);$
 $d(2) \leq q(3) \text{ WHEN } d(1) \neq d(3) \text{ ELSE } q(1) \text{ AND } q(2);$
 $d(3) \leq q(2) \text{ WHEN } d(2) = d(1) \text{ ELSE } q(1) \text{ OR } q(2);$

הערות חשובות לגבי הסימונים בתתרשים

1. בדגלגים שבתרשים : $r=reset$, $c=clk$, ואילו q הוא מוצא הדגלג, ו- d היא הכניסה.
2. Signal $d(1), d(2), d(3), q(1), q(2), q(3)$ הם אותן מסוג bit.
3. ניתן להניח שכל אותן מסוג bit.
4. חובה להשתמש בסימונים שעל התתרשים, אחרת יורדו נקודות.
5. מותר להוסיף אותיות לקוד, אך חובה לנמק את ההוספה בפורה משכנית.

בנצלחת