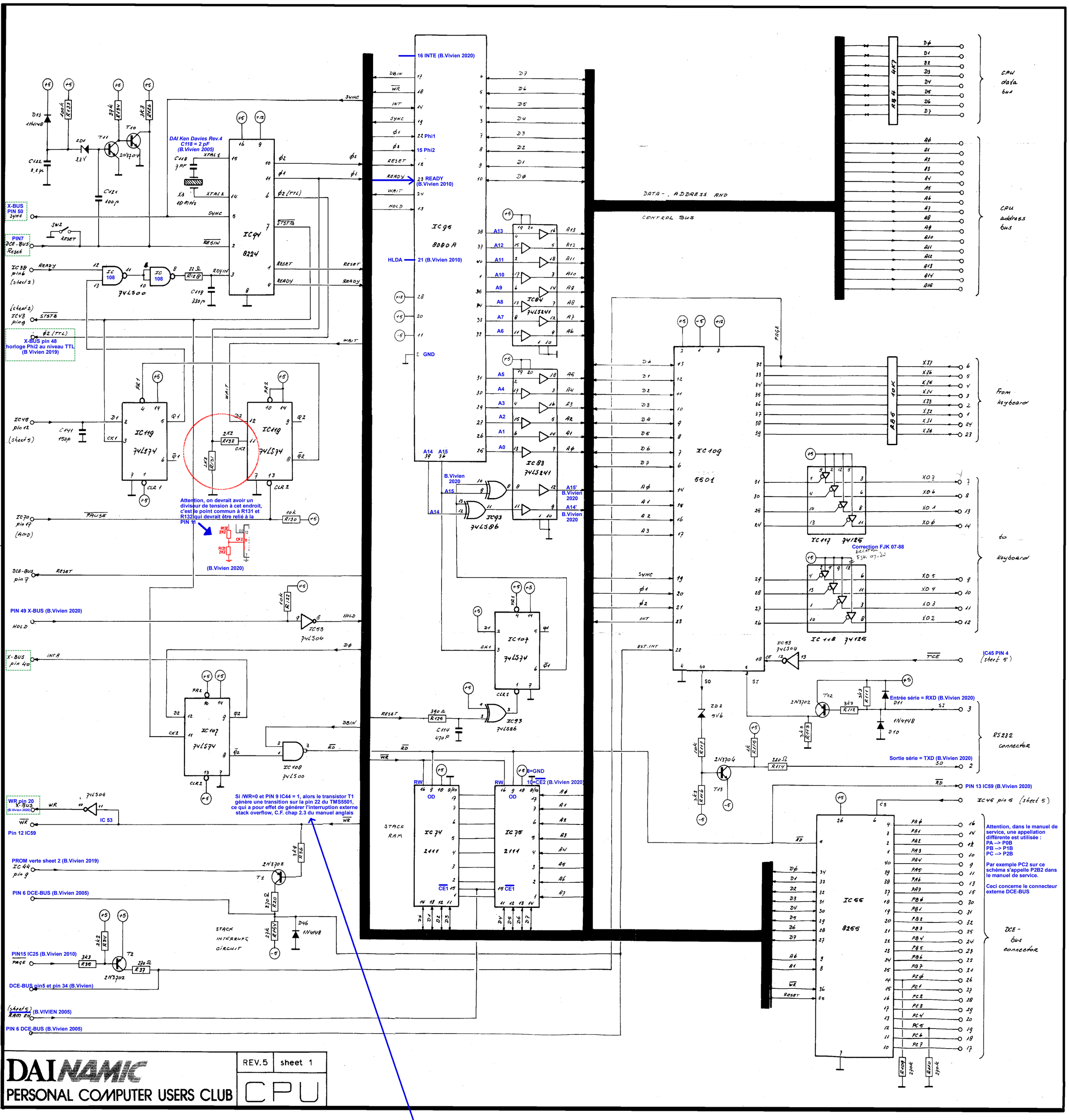
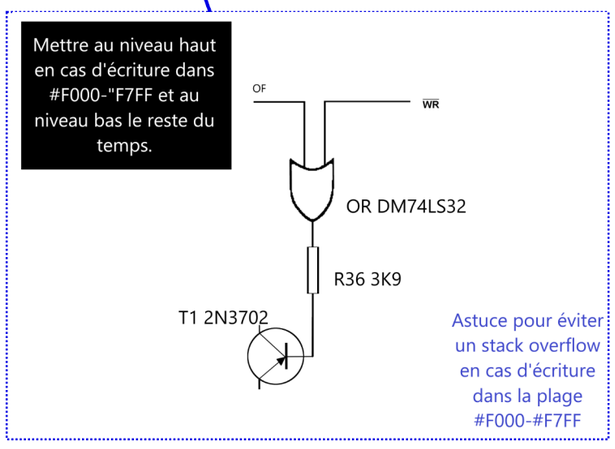

DAI Ken Davies Rev.4
C118 = 2 pF
(B.Vivien 2005)
16 INTE (B.Vivien 2020)
23 READY
(B.Vivien 2010)
HLDA 21 (B.Vivien 2010)
IC 95
8080A
IC 94
8224
IC 108
74LS00
IC 119
74LS74
IC 107
74LS74
IC 74
2111
IC 75
2111
IC 109
6501
IC 66
8265
IC 117 74126
IC 118 74126
IC 84
74LS241
IC 83
74LS241
IC 93
74LS86
IC 53
74LS04
IC 108
74LS00
STACK RAM
STACK INTERRUPT CIRCUIT
CPU data bus
CPU address bus
From keyboard
to keyboard
RS232 connector
DCE-bus connector
Entrée série = RXD (B.Vivien 2020)
Sortie série = TXD (B.Vivien 2020)
Correction FJK 07-88
Attention, on devrait avoir un diviseur de tension à cet endroit, c'est le point commun à R131 et R132 qui devrait être relié à la PIN 11
(B.Vivien 2020)
Si /WR=0 et PIN 9 IC44 = 1, alors le transistor T1 génère une transition sur la pin 22 du TMS5501, ce qui a pour effet de générer l'interruption externe stack overflow, C.F. chap 2.3 du manuel anglais
Attention, dans le manuel de service, une appellation différente est utilisée :
PA --> P0B
PB --> P1B
PC --> P2B
Par exemple PC2 sur ce schéma s'appelle P2B2 dans le manuel de service.
Ceci concerne le connecteur externe DCE-BUS
DAINAMIC
PERSONAL COMPUTER USERS CLUB
REV.5
sheet 1
CPU


Mettre au niveau haut en cas d'écriture dans #F000-"F7FF et au niveau bas le reste du temps.
OR DM74LS32
R36 3K9
T1 2N3702
Astuce pour éviter un stack overflow en cas d'écriture dans la plage #F000-#F7FF